



سعید محمدی

آدرس: سمنان - دانشکده مهندسی برق و کامپیوتر دانشگاه سمنان - طبقه سوم

sd.mohammadi@gmail.com

پست الکترونیک:

sd.mohammadi@semnan.ac.ir

تحصیلات:

دکترای مهندسی برق گرایش نانوالکترونیک دانشگاه تهران (۱۳۹۰)

موضوع رساله: مدل سازی ترانزیستورهای اثر میدان دو گیتی در ابعاد نانو (دریافت درجه عالی)

کارشناسی ارشد مهندسی برق گرایش الکترونیک دانشگاه تربیت مدرس (۱۳۸۰)

موضوع پایان نامه: فشرده سازی صوت با کمک کدکننده سینوسی در نرخ های زیر ۲۴ کیلو بیت بر ثانیه

کارشناسی مهندسی برق گرایش الکترونیک دانشگاه علم و صنعت ایران (۱۳۷۸)

زمینه های تحقیقاتی مورد علاقه:

- مدل سازی و شبیه سازی افزارهای در ابعاد نانو
- نانو فناوری و نانوالکترونیک
- طراحی و پیاده سازی مدارهای رادیویی در فرکانسهای گیگا هرتز
- افزاره های نیمه هادی فرکانس بالا و توان بالا

Saeed Mohammadi, Ali Afzali-Kusha and Saeed Mohammadi, “*Performance Improvement of Partially Silicon-on-Insulator Lateral Double-Diffused Metal–Oxide–Semiconductor Field-Effect Transistors Using Doping-Engineered Drift Region*,” Japanese Journal of Applied Physics, vol. 51, Feb. 2012.

Saeed Mohammadi, Ali Afzali-Kusha and Saeed Mohammadi, “*Drain current model for strained-Si/Si_{1-x}Ge_x/strained-Si double gate MOSFETs including quantum effects*,” Journal of Semiconductor Science and Technology, vol. 26, Aug. 2011.

Saeed Mohammadi, Ali Afzali-Kusha and Saeed Mohammadi, “*Modeling of Potential Distribution and Short Channel Effects in Double Gate MOSFETs*,” Journal of Microelectronics Reliability, vol. 51, p. 543-549, 2011.

Saeed Mohammadi and Ali Afzali-Kusha, “*An Efficient Quantum-Based Model for the Threshold Voltage of Thin Film Double Gate/Silicon on Insulator Silicon Metal Oxide Semiconductor Field Effect Transistors*,” Japanese Journal of Applied Physics, vol. 49, Feb. 2010.

Saeed Mohammadi and Ali Afzali-Kusha, “*Modeling of drain current, capacitance and transconductance in thin film undoped symmetric DG MOSFETs including quantum effects*,” Journal of Microelectronics Reliability, vol. 50, p. 338-345, Jan. 2010.

Saeed Mohammadi and Ali Afzali-Kusha, “*An Efficient Threshold Voltage Model for Ultra Thin Body Double Gate/SOI MOSFETs*,” Proceedings of the 10th International Conference on Ultimate Integration on Silicon, Aachen, Germany, Mar 2009.

Saeed Mohammadi and Ali Afzali-Kusha, “*A Surface Field Based Model for Ultra Thin Body Undoped Symmetric DG MOSFETs*,” Proceedings of the 10th International Conference on Ultimate Integration on Silicon, Aachen, Germany, Mar 2009.

Saeed Mohammadi and Naser Masoumi, “*Nanowires in Array-Based Architectures as Interconnection*,” Proceedings of the 1st Conference on Nanotechnology, Shiraz university, Shiraz, Iran, Feb 2007.

S. Ebrahim Hoseini and **Saeed Mohammadi**, “*Analog Design of Programmable Fuzzificator*,” Proceedings of the 6th Conference on Fuzzy Systems, Shiraz university, Shiraz, Iran, May 2006.

Saeed Mohammadi and S. Ebrahim Hoseini, “*Design and Simulation of Fuzzy Membership Functions by Analog Circuits*,” Proceedings of the 7th Conference of Intelligent Systems, K.N.T University of Technology, Tehran, Iran, December 2005.

Saeed Mohammadi, Mojtaba Lotfizad, and Kambiz Nayebi, “*Parametric Audio Compression at Less than 24kb/s*,” Proceedings of the 1st International Conference of Information Technology (IKT 2003), Amir-Kabir University of Technology, Tehran, Iran, December 2003.

سوابق کاری:

• دانشگاه سمنان

استادیار گروه الکترونیک دانشکده مهندسی برق و کامپیوتر

از ۱۳۹۱ تا کنون

• شرکت فناوری پردازش نوین پردیس

مدیر بخش RF پروژه رادیوی STM1

از ۱۳۹۰ تا کنون

• دانشگاه تهران

دستیار پژوهشی در آزمایشگاه نانوسیستمهای سرعت بالا و توان پایین

از ۱۳۸۶ تا ۱۳۹۰

• دانشگاه آزاد اسلامی

مدرس

از ۱۳۸۷ تا ۱۳۹۱

• شرکت فناوری پردازش نوین پردیس

مهندس تحقیق و توسعه

از ۱۳۸۵ تا ۱۳۸۷

• دانشگاه صنعتی شاهرود

عضو هیات علمی طرح خدمت

از ۱۳۸۱ تا ۱۳۸۵

• دانشگاه صنعتی شاهرود

سرپرست مرکز کامپیوتر و انفورماتیک و مرکز تحقیقات IT

از ۱۳۸۲ تا ۱۳۸۴

• کارخانجات تلویزیون شهاب

مهندس تحقیق و توسعه

از ۱۳۷۹ تا ۱۳۸۱

• شرکت سیمرغ مدار

طراح مدار چاپی

از ۱۳۷۷ تا ۱۳۷۸

سوابق آموزشی:

• تدریس دروس الکترونیک، دیجیتال، پالس و مدارهای الکتریکی برای دانشجویان کارشناسی مهندسی برق (دانشگاه

صنعتی شاهرود ۸۵-۱۳۸۱)

• تدریس دروس الکترونیک، دیجیتال، ریزپردازنده ها و ریاضیات مهندسی برای دانشجویان کاردانی و کارشناسی

مهندسی برق (دانشگاه آزاد اسلامی ۹۰-۱۳۸۷)

- مدل سازی افزاره های در ابعاد نانو
 - شبیه سازی افزاره های الکترونیکی با ابزار Synopsys و Atlas
 - طراحی و پیاده سازی تقویت کننده های توان RF
 - طراحی و پیاده سازی با کمک میکرو کنترلرهای AVR
 - طراحی مدارات میکرواستریپ
 - کار با شبیه سازهای مداری HSpice, Orcad و Microwave Office
 - نرم افزار ریاضی متلب
 - طراحی و پیاده سازی مدار با Protel DXP
-